



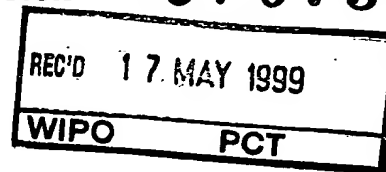
Europäisches
Patentamt

European
Patent Office

PCT/EP 99/01986

Office européen
des brevets

09/673435



EAD

GP99/1986

Bescheinigung Certificate

Attestation

BEST AVAILABLE COPY

Die angehefteten Unterla-
gen stimmen mit der
ursprünglich eingereichten
Fassung der auf dem näch-
sten Blatt bezeichneten
europäischen Patentanmel-
dung überein.

The attached documents
are exact copies of the
European patent application
described on the following
page, as originally filed.

Les documents fixés à
cette attestation sont
conformes à la version
initialement déposée de
la demande de brevet
européen spécifiée à la
page suivante.

Patentanmeldung Nr. Patent application No. Demande de brevet n°

98109876.7

**PRIORITY
DOCUMENT**
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH RULE 17.1(a) OR (b)

Der Präsident des Europäischen Patentamts:
Im Auftrag

For the President of the European Patent Office

Le Président de l'Office européen des brevets
p.o.

H.J. Block
H.J. Block

D. H. DEN
T. HA
LA. YE

07/01/99



Europäisches
Patentamt

European
Patent Office

Office européen
des brevets

Blatt 2 der Bescheinigung
Sheet 2 of the certificate
Page 2 de l'attestation

Anmeldung Nr.:
Application no.: 98109876.7
Demande n°:

Anmeldetag:
Date of filing: 29/05/98
Date de dépôt:

Anmelder:
Applicant(s):
Demandeur(s):
SIEMENS AKTIENGESELLSCHAFT
80333 München
GERMANY

Bezeichnung der Erfindung:
Title of the invention:
Titre de l'invention:

Verfahren zum Entfernen von ATM-Zellen aus einer ATM-Kommunikationseinrichtung

In Anspruch genommene Priorität(en) / Priority(ies) claimed / Priorité(s) revendiquée(s)

Staat:
State:
Pays:

Tag:
Date:
Date:

Aktenzeichen:
File no.
Numéro de dépôt:

Internationale Patentklassifikation:
International Patent classification:
Classification internationale des brevets:

H04L12/56, H04Q11/04

Am Anmeldetag benannte Vertragsstaaten:
Contracting states designated at date of filing: AT/BE/CH/CY/DE/DK/ES/FI/FR/GB/GR/IE/IT/LI/LU/MC/NL/PT/SE
Etats contractants désignés lors du dépôt:

Bemerkungen:
Remarks:
Remarques:

Beschreibung

Verfahren zum Entfernen von ATM-Zellen aus einer ATM-Kommuni-
5 kationseinrichtung.

Die Erfindung betrifft ein Verfahren gemäß dem Oberbegriff von Patentanspruch 1.

10 Bei herkömmlichen Paket-Kommunikationssystemen weist ein Paket eine vergleichsweise große und variable Länge auf. Ein System zur Übertragung von Informationen in Paketen mit festen, vorgegebenen Längen wird als ATM (Asynchronous Transfer Mode)-System bezeichnet. Mit einem solchen System lassen sich
15 Sprach-, Video- und Datensignale auf die gleiche Weise verarbeiten und übertragen. Die einzelnen Pakete werden üblicherweise Zellen genannt. In den Zellen ist jeweils ein Zellenkopf enthalten, dessen Information eine Vermittlung bzw. Zuordnung der jeweiligen Zelle ermöglicht. In ATM-Kommunikationseinrichtungen, insbesondere Kommunikationsnetzeinrichtungen,
20 ist eine Hochgeschwindigkeits- und Breitband-Übertragung mit einer Übertragungsrate von mehr als 150 Mb/s möglich.

Ein Problem bei ATM-Kommunikationseinrichtungen ist die Höhe
25 der Übertragungsrate auf einer Übertragungsstrecke, wenn sich dort ein Stau von ATM-Zellen gebildet hat. Diese Problematik wird in der deutschen Patentanmeldung 19810058.2 detailliert beschrieben. Dort werden ATM-Systeme angesprochen, in denen ATM-Zellen jeweils zu mehreren einem gemeinsamen Rahmen zugeordnet sind. Bei diesen Rahmen handelt es sich im engeren
30 Sinne um Datenpakete mit variabler Länge. Wenn beispielsweise eine Zelle eines solchen Rahmens verloren gegangen oder beschädigt worden ist, ist es unerwünscht, daß die verbleibenden Zellen desselben Rahmens über eine Übertragungsstrecke einer
35 ATM-Einrichtung weiter übertragen werden, da nicht mehr die vollständige Information des Rahmens am Ende der Übertragungsstrecke ankommen würde. Das ATM-System wäre damit unnöti-

gerweise dynamisch belastet. Insbesondere bei einem Stau auf der Übertragungsstrecke kommt es daher darauf an, die verbleibenden Zellen des Rahmens möglichst schnell und effektiv zu entfernen.

5 Es ist daher vorgeschlagen worden, ATM-Zellen eines bestimmten Rahmens jeweils beim Eintreffen einer einzelnen ATM-Zelle am Ende einer Warteschlange zu entfernen. Solche Warteschlangen dienen insbesondere der Verwaltung einer Reihenfolge von ATM-
10 Zellen am Ende und/oder am Anfang einer Übertragungsstrecke. Gemäß einem in der oben genannten Patentanmeldung beschriebenen Verfahren, das als Partial Packet Discard (im folgenden PPD) bezeichnet wird, werden die erste und, falls vorhanden, weitere Zellen des Rahmens, die sich bereits in der Warteschlange befinden, nicht entfernt, sondern lediglich alle neu
15 eintreffenden Zellen des Rahmens entfernt, mit Ausnahme der letzten Zelle des Rahmens. Das PPD Verfahren hat den Nachteil, daß zumindest die erste und die letzte Zelle des Rahmens weiterhin in der Warteschlange verbleiben müssen.

20 Aus der oben genannten Patentanmeldung ist ein weiteres Verfahren bekannt, gemäß dem alle Zellen eines Rahmens, von der ersten bis zur letzten Zelle beim Eintreffen in eine Warteschlange aus der ATM-Kommunikationseinrichtung entfernt werden. Dieses Early Packet Discard (im folgenden EPD) genannte
25 Verfahren hat den Vorteil, daß keine Restzellen eines beschädigten oder aus anderen Gründen zu entfernenden Rahmens übrigbleiben und somit der maximal mögliche Platz für andere ATM-Zellen zur Verfügung steht. Das EPD Verfahren ist jedoch
30 nicht auf Rahmen anwendbar, deren erste Zelle bereits der Warteschlange hinzugefügt worden ist.

Die Übertragung von Informationen im Internet ist ein Beispiel für Kommunikationsnetze, über die Informationen in Paketen mit vergleichsweise großer und variabler Länge übertragen werden. Hier wird das Internet-Protokoll TCP/IP verwendet, das die Übertragung von Rahmen mit variabler Länge

35

Vorteilhafte Ausbildungen der Erfindung sind in den Unteransprüchen vorgesehen.

Die Erfindung wird im folgenden anhand eines Ausführungsbeispiels näher erläutert.

Es zeigen:

Fig. 1 den ersten Teil des Algorithmus, der die Zellen bei Zellenankunft behandelt,

Fig. 2 den zweiten Teil des Algorithmus, der eine Entscheidungsfunktion beschreibt, nach deren Maßgabe die Zellen verworfen werden.

Die Erfindung geht von der Voraussetzung aus, daß ATM-Zellen den Warteschlangen einer ATM-Kommunikationseinrichtung zugeführt werden. Einige der Zellen werden verworfen, während die verbleibenden Zellen die Warteschlangen zu einem späteren Zeitpunkt verlassen. Für jede Verbindung existiert eine bestimmte maximale Rahmengröße MFS, die in Zellen gemessen wird, wobei diese Größe von der Verbindung abhängig ist. Weiterhin wird davon ausgegangen, daß das CLP-Bit im Zellentypfeld (payload type field) des Zellenkopfes der ATM-Zelle im ATM-Knoten ausgewertet wird. Der Anwender kann Informationen in hochprioren und niederprioren Rahmen senden. Die Zellen der hochprioren Rahmen weisen CLP = 0 auf (nicht markiert), während die Zellen mit niederprioren Rahmen CLP = 1 (markiert) aufweisen.

Bei allen in Betracht gezogenen Verbindungen wird davon ausgegangen, daß die zugehörigen Zellen in Rahmen organisiert sind, wobei das AAU-Bit im Pay-Load-Typ-Feld des Headers der letzten Zelle des Rahmens gesetzt ist. Alle Zellen sollen anwendungsbezogene Informationen aufnehmen. Weiterhin sollen alle in Warteschlangen gespeicherte ATM-Zellen warteschlangenspezifische Markierungen QID aufweisen, wobei die Warteschlangen selbst verbindungsspezifisch organisiert sind. Die

Warteschlangen sind als FIFO-Warteschlange sind in Form einer einer geordneten Liste von ATM-Zellen ausgebildet.

5 Im folgenden soll die Datenstruktur der Warteschlangen, der globalen Konstanten und der globalen Variablen definiert werden. Zunächst werden einzelne Operationen vorgestellt, die an den Zellen ausgeführt werden können. Es wird angenommen, daß jede der Zellen eine eindeutige Kennung besitzt, die mit P_cell bezeichnet wird. Die Operationen sind im einzelnen:
10

Zellen-Operationen:

15 Die folgenden Operationen werden mit ATM-Zellen durchgeführt, denen eine gültige Zellenidentifikationsnummer P_cell zugeordnet ist. Hierbei gilt:

end_of_frame(P_cell) wird auf den Wert TRUE gesetzt, wenn das Ende des Rahmens erreicht ist, andernfalls wird diese Variable auf den Wert FALSE gesetzt
20 Discard_cell(P_cell) verwirft Zellen mit der Identifikationsnummer P_cell
Decide_cell (P_cell) bezeichnet den Algorithmus wie er weiter unten näher erläutert wird.

25 Operationen der Warteschlangen-Datenstruktur:

Die folgenden Operationen können in der Warteschlange ausgeführt werden:

append_cell(P_cell) fügt die Identifikationsnummer P_cell am Ende einer Warteschlange ein
30 remove_last_frame des in Frage kommenden Rahmens
die Variable gibt den Wert TRUE zurück, wenn der LPD-Algorithmus auf die Verbindung anwendbar ist, andernfalls den Wert FALSE.

Operation im Pufferinhalt:

Die folgenden Operationen können im Pufferinhalt durchgeführt werden:

- 5 Buffer_check_0 gibt den Wert TRUE zurück, wenn der Pufferinhalt anzeigt, daß hochpriore Rahmen (CLP = 0) verworfen werden sollen andernfalls wird FALSE zurückgegeben
- 10 Buffer_check_1 gibt den Wert TRUE zurück, wenn der Pufferinhalt anzeigt, daß niederpriore Rahmen (CLP = 1) verworfen werden sollen andernfalls wird FALSE zurückgegeben

Datenstrukturen einer Warteschlange:

- 15 Für jede Verbindung und der dieser zugeordnete Warteschlange gibt es eine Identifikationsnummer QID. Damit werden folgende Daten gespeichert:
- Anzeige ob die Variable „full packet discard“ sich auf die Zellen des gegenwärtigen Rahmens (FPD_flag) anwenden läßt.
- 20 Dies ist gleichbedeutend mit der Aussage, daß der LPD- oder EPD-Algorithmus angewendet wird.
- Anzeige, ob PPD-Algorithmus auf die Zellen des gegenwärtigen Rahmens (PPD_flag) angewendet wird.
 - die Variable „logical queue length“ bezeichnet einen Zellen-Zähler der die gegenwärtige Anzahl der Zellen in der Warteschlange angibt.
- 25 - die Variable S_EPD_0 bezeichnet die feste Schwelle einer Warteschlange für die Anwendung des EPD-Algorithmus auf niederpriore Zellen
- 30 - die Variable MFS bezeichnet die maximale Rahmengröße
- die Variable Current_frame_length bezeichnet einen Zellen-zähler, der für nicht verworfene Zellen der Verbindung um 1 erhöht wird. Die Variable wird zurückgesetzt bei Eintreffen der letzten Zelle eines Rahmens.

Operation im Pufferinhalt:

Die folgenden Operationen können im Pufferinhalt durchgeführt werden:

- 5 `Buffer_check_0` gibt den Wert TRUE zurück, wenn der Pufferinhalt anzeigt, daß hochpriorer Rahmen (CLP = 0) verworfen werden sollen andernfalls wird FALSE zurückgegeben
- 10 `Buffer_check_1` gibt den Wert TRUE zurück, wenn der Pufferinhalt anzeigt, daß niederpriorer Rahmen (CLP = 1) verworfen werden sollen andernfalls wird FALSE zurückgegeben

Datenstrukturen einer Warteschlange:

- 15 Für jede Verbindung und der dieser zugeordnete Warteschlange gibt es eine Identifikationsnummer QID. Damit werden folgende Daten gespeichert:
- Anzeige ob die Variable „full packet discard“ sich auf die Zellen des gegenwärtigen Rahmens (FPD_flag) anwenden läßt.
 - 20 Dies ist gleichbedeutend mit der Aussage, daß der LPD- oder EPD-Algorithmus angewendet wird.
 - Anzeige, ob PPD-Algorithmus auf die Zellen des gegenwärtigen Rahmens (PPD_flag) angewendet wird.
 - die Variable „logical queue length“ bezeichnet einen Zellen-Zähler der die gegenwärtige Anzahl der Zellen in der Warteschlange angibt.
 - 25 - die Variable S_EPD_0 bezeichnet die feste Schwelle einer Warteschlange für die Anwendung des EPD-Algorithmus auf niederpriorer Zellen
 - 30 - die Variable MFS bezeichnet die maximale Rahmengröße
 - die Variable Current_frame_length bezeichnet einen Zellen-zähler, der für nicht verworfene Zellen der Verbindung um 1 erhöht wird. Die Variable wird zurückgesetzt bei Eintreffen der letzten Zelle eines Rahmens.

Globale Konstanten:

Folgende globale Konstanten werden verwendet:

- die Konstante S_PPD_0 bezeichnet eine feste obere Grenze
5 der Warteschlange (für alle QID's)
- die Konstante S_EPD_1 bezeichnet die feste Schwelle für
early packet discard für CLP1 Zellen (für alle QID's)

In anderen Varianten des Algorithmus können die globalen
Konstanten verschieden sein für verschiedene Gruppen von
10 Verbindungen oder sie können verbindungsspezifisch sein.

Folgende Anfangswerte werden zugewiesen:

FPD_flag = FALSE
PPD_flag = FALSE
15 Current_frame_length = 0

Weiterhin gelten die folgenden Beziehungen für die obenge-
nannten Konstanten:

S_EPD_1 > 0
20 S_PPD_1 = S_EPD_1 + MFS
S_EPD_0 > S_PPD_1
S_PPD_0 > S_EPD_0 + MFS

Das erfindungsgemäße Verfahren besteht aus insgesamt 2 Teil-
25 len. Im ersten Teil gelangt der Algorithmus bei Zellenankunft
zum Ablauf, während im zweiten Teil ein Entscheidungsalgo-
rithmus gesteuert wird.

In Figur 1 ist der Algorithmus aufgezeigt, wie er bei Ankunft
30 einer ATM-Zelle zum Ablauf gelangt. Demgemäß wird zunächst
das FPD_flag überprüft. Wenn das FPD_flag den Wert TRUE ange-
nommen hat, wird die Zelle verworfen. Wenn diese Zelle die
letzte Zelle des Rahmens war, wird der FPD-Algorithmus nicht
auf die Ankunft der nächsten Zellen derselben Verbindung an-
35 gewendet. Wenn das FPD_flag den Wert FALSE angenommen hat,
wird die Anwendung des PPD-Algorithmus überprüft. Wenn der
PPD-Algorithmus angewendet wird, wird immer die Zelle verwor-

fen, die nicht die letzte Zelle eines Rahmens darstellt. Andernfalls wird die Zelle in die Warteschlange übernommen und der PPD-Algorithmus wird nicht für die nächste Ankunft einer Zelle angewendet. Wenn der PPD-Algorithmus nicht angewendet wird, können aber andere Annahme-Algorithmen für eine Zelle gesteuert werden. Beispielsweise kann die Funktion `append_cell` verwendet werden oder die Zelle verworfen werden.

In Figur 2 ist der Entscheidungsalgorithmus aufgezeigt. Hierbei werden niederpriorere Zellen von Hochprioreren Zellen unterschieden. Für hochpriorere Zellen ($CLP = 0$) gilt:

Wenn die in Frage kommende Zelle die erste Zelle des Rahmens ist, muß zunächst entschieden werden, ob diese Zelle und die verbleibenden Zellen des Rahmens verworfen werden oder ob die Zelle in die Warteschlange aufgenommen wird. Gründe, den Rahmen zu verwerfen, liegen beispielsweise darin, daß die Warteschlange weniger freien Zellen Speicherplatz zur Verfügung hat, als die Größe MFS. Weitere Gründe können darin liegen, daß die Länge der Warteschlange sich oberhalb der `EPD_0` Schwelle befindet und der Zustand des Pufferspeichers zugleich anzeigt, daß hochpriorere Rahmen verworfen werden sollen.

Wenn die Zelle die einzige Zelle des Rahmens ist, stellt sie gleichzeitig das Ende des Rahmens dar und das `FPD_flag` wird nicht gesetzt, andernfalls wird es gesetzt.

Wenn die Zelle nicht die erste Zelle des Rahmens ist, werden eine oder mehr Zellen des Rahmens in die Warteschlange aufgenommen. Andernfalls wird die `decide_cell` Funktion nicht angewendet. Wenn sie die letzte Zelle des Rahmens ist, wird sie in jedem Fall akzeptiert und in die Warteschlange aufgenommen. Wenn sie nicht die letzte Zelle des Rahmens ist, wird die Zelle verworfen, wenn folgende Bedingung erfüllt ist:

Es muß höchstens ein freier Speicherplatz für eine Zelle in der Warteschlange vorhanden sein oder wenn die derzeitige

11.03.99

9

- Länge der Warteschlange oberhalb der Schwelle EPD_0 ist und der Pufferspeicher anzeigt, daß hochpriorer Rahmen verworfen werden sollen oder wenn die bisherige Länge des Rahmens oberhalb der Größe MFS - 1 ist. Der Grund für eine freie
- 5 Zelle liegt darin, genügend Speicherplatz für die letzte Zelle des Rahmens vorzuhalten. Der Grund für die Größe MFS - 1 liegt darin, daß die Zelle nicht die letzte Zelle des Rahmens ist und wenn die gegenwärtige Länge des Rahmens die
- 10 Größe MFS - 1 übersteigt auch der komplette Rahmen die Größe MFS übersteigt. Wenn die Zelle verworfen werden soll, sollte, wenn möglich, der erste Teil des Rahmens von der Warteschlange entfernt werden und das FPD_flag gesetzt werden. Andernfalls wird das PPD_flag gesetzt.
- 15 Für niederpriorer Zellen, das heißt Zellen, die die Eigenschaft CLP = 1 aufweisen, sind die durchzuführenden Handlungen ähnlich wie oben geschildert, aber die Schwellen werden wie folgt für niederpriorer Zellen definiert:
- 20 Die Variable Logical_queue_length ist die Länge der Warteschlange bei Ankunft der Zelle und die Variable Current_frame_length gibt den Wert der Variablen bei Zellankunft wieder. Anfangs wird die Variable Current_frame_length auf 0 gesetzt. Sie wird um 1 erhöht, wenn eine Zelle in die Warteschlange aufgenommen wird. Sie wird auf 0 gesetzt, wenn das
- 25 Ende des Rahmens angekommen ist oder wenn der letzte Rahmen aus der Warteschlange unter Benutzung des LPD-Algorithmus entfernt worden ist. Die erste Zelle des Rahmens wird in der Regel durch die Variable Current_frame_length = 0 erkannt.

30

35

Patentansprüche

1. Verfahren zum Entfernen von ATM-Zellen aus einer ATM-Kommunikationseinrichtung, mit
5 einer Mehrzahl von ATM-Zellen, die jeweils zu mehreren einem gemeinsamen Rahmen zugeordnet sind, und die in verbindungs-spezifischen Warteschlangen gespeichert werden, und mit einem ersten Algorithmus (PPD), mittels dem bis auf die erste und letzte ATM-Zelle eines Rahmens alle neu eintreffenden
10 Zellen des Rahmens entfernt werden, einem zweiten Algorithmus (EPD), mittels dem alle ATM-Zellen eines Rahmens, von der ersten bis zur letzten Zelle beim Eintreffen in eine Warteschlange aus der ATM-Kommunikationseinrichtung entfernt werden,
15 dadurch gekennzeichnet, daß ein Anwender zu Beginn des Übertragungsvorganges die maximale Anzahl der ATM-zellen pro Rahmen (MFS) angibt, mit der ATM-Zellen gesendet werden, daß im Falle, daß diese Anzahl überschritten wird, der zugehörige Rahmen verworfen oder der erste Algorithmus (PPD) angewendet wird.
20
2. Verfahren nach Anspruch 1, dadurch gekennzeichnet, daß die Länge der Warteschlange verbindungsindividuell verwaltet ist.
25
3. Verfahren nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß eine konstante Größe (MFS) pro Verbindung benutzt wird, die ein Maß für die maximale Rahmengröße der Verbindung ist.
30
4. Verfahren nach Anspruch 1 bis 3, dadurch gekennzeichnet, daß pro Verbindung die Anzahl der Zellen gespeichert wird, die für diese Verbindung seit dem Ende des letzten Rahmens für diese Verbindung eingetroffen sind.
35

5. Verfahren nach einem der vorstehenden Ansprüche,
dadurch gekennzeichnet,
daß keine hochprioren Zellen für eine Verbindung gespeichert
werden, wenn die Länge der Warteschlange für diese Verbindung
5 gleich einer von dieser Verbindung unabhängige Größe
(S_PPD_0) ist, die ein Maß für eine feste obere Grenze der
Warteschlange darstellt.
6. Verfahren nach einem der vorstehenden Ansprüche,
10 dadurch gekennzeichnet,
daß wenn hochpriore Rahmen die maximale Rahmengröße (MFS)
nicht überschreiten, der erste Algorithmus (PPD) für diese
Rahmen nicht angewendet wird.
- 15 7. Verfahren nach einem der vorstehenden Ansprüche,
dadurch gekennzeichnet,
daß eine bestimmte Größe des Pufferspeichers für hochpriore
Zellen pro Verbindung vorgehalten wird und niederpriore Zel-
len zu diesem Speicherbereich keinen Zugang erhalten.
- 20 8. Verfahren nach einem der vorstehenden Ansprüche,
dadurch gekennzeichnet,
daß keine niederprioren Zellen für eine Verbindung gespei-
chert werden, wenn die Länge der Warteschlange für diese Ver-
25 bindung wenigstens einer Größe $S_PPD_1 = S_EPD_1 + MFS$ ist,
wobei S_EPD_1 unabhängig von dieser Verbindung ist und
maximale Rahmengröße (MFS) von der Verbindung abhängt.
9. Verfahren nach einem der vorstehenden Ansprüche,
30 dadurch gekennzeichnet,
daß hochpriore Rahmen vollkommen verworfen werden, wenn bei
Ankunft der ersten Zelle einer Verbindung weniger als die
maximale Rahmengröße (MFS) in der logischen Warteschlange für
diese Verbindung übrigbleibt oder die logische Warteschlange
35 die S_EPD_0 Schwelle überschreitet und der Zustand des Puf-
ferspeichers anzeigt, daß hochpriore Rahmen verworfen werden
sollen.

H 20.03.99

12

10. Verfahren nach einem der vorstehenden Ansprüche,
dadurch gekennzeichnet,
daß hochpriorie Rahmen teilweise verworfen werden, wenn bei
Ankunft einer Zelle, die weder die erste noch die letzte
5 Zelle eines Rahmens ist, die logische Werteschlange höchstens
einen Speicherplatz frei hat, oder wenn die Länge der lo-
gischen Warteschlange einen verbindungsspezifischen Schwel-
lenwert S_PPD_0 überschreitet oder wenn der Füllstand des
Pufferspeichers andeutet, daß hochpriorie Rahmen verworfen
10 werden sollen oder wenn die Länge des Rahmens länger als die
maximale Rahmengröße (MFS) Zellen beträgt.

11. Verfahren nach einem der vorstehenden Ansprüche,
dadurch gekennzeichnet,
15 daß niederpriorie Rahmen komplett verworfen werden, wenn bei
Ankunft der ersten Zelle dieser Verbindung die Länge der
Warteschlange für diese Verbindung größer als eine Variable
S_PPD_1 ist oder wenn die Länge der Warteschlange länger als
eine Größe S_EPD_1 ist und der Zustand des Pufferspeichers
20 anzeigt, daß niederpriorie Rahmen verworfen werden sollen.

12. Verfahren nach einem der vorstehenden Ansprüche,
dadurch gekennzeichnet,
daß niederpriorie Rahmen für eine Verbindung teilweise ver-
worfen werden, wenn bei Ankunft einer Zelle, die weder die
25 erste noch die letzte Zelle des Rahmens ist, die Länge der
Warteschlange für diese Verbindung größer als eine Variable
S_PPD_1 - 1 ist oder die Länge der Warteschlange größer als
eine Variable S_EPD_1 ist und der Pufferspeicherstatus
30 anzeigt, daß niederpriorie Rahmen verworfen werden sollen oder
wenn der Rahmen länger als die maximale Rahmengröße (MFS)
ist.

13. Verfahren nach einem der vorherstehenden Ansprüche,
35 dadurch gekennzeichnet,
daß der warteschlangenspezifische Wert S_EPD_0 größer als der
Wert S_PPD_1 und kleiner als der Wert PPD_0 - MFS ist, wobei

der Wert S_PPD_0 ein Maß für eine feste obere Grenze der Warteschlange darstellt.

14. Verfahren nach einem der vorstehenden Ansprüche,

5 dadurch gekennzeichnet,

daß für Pufferspeicher mit geringer Füllung hochpriorer Rahmen deren erste Zelle übernommen worden ist und deren Rahmenlänge die maximale Rahmengröße (MFS) nicht überschreitet, nicht dem ersten Algorithmus (PPD) unterworfen werden.

10

15. Verfahren nach einem der vorstehenden Ansprüche,

dadurch gekennzeichnet,

daß für Pufferspeicher mit geringer Füllung niedrigerer Rahmen deren erste Zelle übernommen worden ist und deren Rahmenlänge die maximale Rahmengröße (MFS) nicht übersteigt, dem ersten Algorithmus (PPD) nicht unterworfen werden.

15

16. Verfahren nach einem der vorstehenden Ansprüche,

dadurch gekennzeichnet,

20 daß das EPD-flag und das FPD_flag nicht zur gleichen Zeit gesetzt werden.

17. Verfahren nach einem der vorstehenden Ansprüche,

dadurch gekennzeichnet,

25 daß pro Verbindung die Werte MFS + S_EPD_0 gespeichert werden und die Variablen EPD_FLAG, FPD_FLAG und current_Frame_length verwaltet werden, wobei die Variable current_Frame_length ein Maß für die Länge des momentanen Rahmens ist.

Zusammenfassung

Verfahren zum Entfernen von ATM-Zellen aus einer ATM-Kommunikationseinrichtung.

5

Beim Stand der Technik haben sich eine Mehrzahl von Algorithmen zur Behandlung von Überlastsituationen in ATM-Übertragungssystemen durchgesetzt. Einer dieser Algorithmen ist das bekannte PPD Verfahren. Bei Anwendung dieses Verfahrens wird das ATM-Netz dynamisch noch zu stark belastet, da nicht alle ATM-Zellen verworfen werden können. Die Erfindung löst dieses Problem, indem Regeln aufgestellt werden, durch deren Anwendung diese Verfahren nur noch sehr eingeschränkt zur Anwendung gelangt.

15

Fig. 2


```

IF FPD_flag = TRUE
THEN IF end_of_frame(P_cell)
    THEN FPD_flag = FALSE
    discard_cell(P_cell)
ELSE IF PPD_flag = TRUE
    THEN IF end_of_frame(P_cell)
        THEN append_cell(P_cell)
        PPD_flag = FALSE
        ELSE discard_cell(P_cell)
    ELSE decide_cell(P_cell)

```

Fig. 1

```

IF (CLP = 0) // comment: unmarked frame
THEN IF (first cell of frame) // e.g. Current_frame_length = 0
    THEN IF ( Logical_queue_length > S_PPD_0 - MFS ) OR
        [ ( Logical_queue_length > S_EPD_0 ) AND
          ( Buffer_check_0 = TRUE ) ]
        THEN discard_cell(P_cell)
        IF end_of_frame(P_cell) = FALSE
        THEN FPD_flag = TRUE
        ELSE append_cell(P_cell)

    IF (subsequent cell of frame) // e.g. Current_frame_length > 0
    THEN IF end_of_frame(P_cell)
        THEN append_cell(P_cell)
        ELSE IF ( Logical_queue_length ≥ S_PPD_0 - 1 ) OR
            [ ( Logical_queue_length > S_EPD_0 ) AND
              ( Buffer_check_0 = TRUE ) ] OR
            ( Current_frame_length > MFS - 1 )
            THEN discard_cell(P_cell)
            IF remove_last_frame
            THEN FPD_flag = TRUE
            ELSE PPD_flag = TRUE
            ELSE append_cell(P_cell)

IF (CLP = 1) // comment: marked frame
THEN IF (first cell of frame) // e.g. Current_frame_length = 0
    THEN IF ( Logical_queue_length ≥ S_PPD_1 ) OR
        [ ( Logical_queue_length > S_EPD_1 ) AND
          ( Buffer_check_1 = TRUE ) ]
        THEN discard_cell(P_cell)
        IF end_of_frame(P_cell) = FALSE
        THEN FPD_flag = TRUE
        ELSE append_cell(P_cell)

    IF (subsequent cell of frame) // e.g. Current_frame_length > 0
    THEN IF end_of_frame(P_cell)
        THEN append_cell(P_cell)
        ELSE IF ( Logical_queue_length ≥ S_PPD_1 - 1 ) OR
            [ ( Logical_queue_length > S_EPD_1 ) AND
              ( Buffer_check_1 = TRUE ) ] OR
            ( Current_frame_length > MFS - 1 )
            THEN discard_cell(P_cell)
            IF remove_last_frame
            THEN FPD_flag = TRUE
            ELSE PPD_flag = TRUE
            ELSE append_cell(P_cell)

```

Fig. 2

THIS PAGE BLANK (USPTO)

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☒ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☒ **FADED TEXT OR DRAWING**
- ☒ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☒ **LINE(S) OR MARK(S) ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

THIS PAGE BLANK (USPTO)